



Etude d'une architecture "manycore" hétérogène basée sur des accélérateurs dédiés et offrant un modèle d'exécution unifié (CIFRE)

Nom du responsable : PILLEMENT Sébastien

sebastien.pillement@univ-nantes.fr

Equipe de recherche : SYSCOM (Dpt SC)

Thématique du Projet : Systèmes embarqués

Type de Projet : Projet Industriel

Date de début : 2011

Date de fin : 2014

Resumé : Les systèmes multiprocesseur sur puce apparaissent actuellement comme les principaux promoteurs de la révolution industrielle des semi-conducteurs. Cependant, la conception d'une architecture MPSoC faible consommation et supportant les performances requises, n'est pas aisée. Cet équilibre dépend en effet de nombreux paramètres. Il est dès lors essentiel de disposer d'outil facilitant l'exploration de l'espace de conception des architectures MPSoC. Dans ce contexte et afin de faciliter l'adoption des architectures MPSoC, notre volonté est de définir un outil permettant d'automatiser l'exploration.