



# Conception Orientée Modèle de calcul pour multi-Processeurs Adaptables

Nom du responsable : NEZAN Jean-François

[Jean-Francois.Nezan@insa-rennes.fr](mailto:Jean-Francois.Nezan@insa-rennes.fr)

Equipe de recherche : VAADER (Dpt IMAGE)

Thématique du Projet : Codage

Type de Projet : ANR

Date de début : 2011

Date de fin : 2015

Resumé : L'objectif est de proposer des outils basés sur l'utilisation de modèles de calcul (Model of Computation : MoC) pour la conception d'applications sur plates formes reconfigurables.

En effet, la complexité des standards de communication et de compression vidéo sont en constante évolution. Par ailleurs, les systèmes embarqués sont passés d'architectures mono- processeurs à des architectures MPSoC (Multi-Processor System on Chip).

L'exécution de ces applications respectant de fortes contraintes de temps et de consommation électrique nécessite d'utiliser au maximum les ressources disponibles sur les MPSoC et de reconfigurer dynamiquement la plate forme à de nouvelles applications.

• Les partenaires sont : IETR (porteur), IRISA, LabSticc, Caps Entreprises, Modaë, Texas Instrument.

Site web du projet : <http://compa-ietr.insa-rennes.fr>