



Etude du déploiement optimal et de l'utilisation mémoire d'un système de communication LTE-Advanced sur une architecture multiprocesseur hétérogène

Nom du responsable : NEZAN Jean-François

Jean-Francois.Nezan@insa-rennes.fr

Equipe de recherche : VAADER (Dpt IMAGE)

Thématique du Projet : Prototypage

Type de Projet : Projet Industriel

Date de début : 2011

Date de fin : 2015

Resumé : Les objectifs sont :

- l'utilisation de PREESM pour la modélisation de l'application du système de télécommunication mobile LTE-A en y intégrant la notion de consommation mémoire.
- l'utilisation de PREESM pour la modélisation de l'architecture constituée de composants T1 en y intégrant la notion de la mémoire.
- l'étude des solutions de déploiement de l'application LTE-A sur les plateformes monoprocesseur et multiprocesseur
- proposer des améliorations pour la modélisation de l'application, la modélisation de l'architecture et l'optimisation du code généré pour une plateforme T1.

Les partenaires sont : Texas Instruments