



Evaluation d'un algorithme d'encodage vidéo avancé sur architecture multiprocesseur

Nom du responsable : RAULET Mickaël

Mickael.Raulet@insa-rennes.fr

Equipe de recherche : VAADER (Dpt IMAGE)

Thématique du Projet : .

Type de Projet : Projet Industriel

Date de début : 2008

Date de fin : 2008

Resumé : En vue de l'arrivée prochaine sur le marché de processeurs multi-cœurs massifs, VITEC souhaite pouvoir évaluer le portage d'un algorithme d'encodage vidéo avancé haute définition dans un environnement de simulation d'architecture de calcul parallèle selon

deux modèles différents d'architecture : une architecture de calcul parallèle à mémoire distribuée et une architecture de calcul parallèle à mémoire partagée. L'objectif de cette étude est de pouvoir mettre au point une méthodologie progressive de portage d'applications sur ces nouvelles architectures de calcul.

Partenaires : VITEC, INSA